)
 DFP
特に同社の、販売を専業とする企業で
ブロックの設計と
IP
車載および産業オートメーション分野に特化した半導体、株式会社エヌエスアイテクスは
(
Processor Flow Data

▶
ソリューションを開発すること・プラットフォーム向けに仮想プロトタイピング
DFP
h`t
に関する

5
、削減しながら
50%
設計に必要な期間と人員を
利点
Designer ASIP
シノプシスのソリューション
モデルを社内でゼロから開発するのは現実的でないこと・プロセッサ、開発人員とスケジュールの逼迫により
開発にかかる時間とコストを削減すること
ASIP
複数の
▶
モデルを開発・プロセッサ・種類の特定用途向けカスタム

▶
モデルの設計期間を短縮・プロセッサ
、ベクター命令を拡張することにより・カスタム、モデルをたたき台として
ISA V-RISC
に付属の
Designer ASIP

)
ソフトウェア開発キット
(
SDK
”
レベル検証が可能
デザインの効率的なシステム・マルチコア、フローにシームレスに統合できるため・の仮想プロトタイピング
ベース
SystemC
シミュレータを・プロセッサの命令セット、が自動生成され