“

リティ処理を効率化する各種アクセラレータまでも
1チップに統合することに成功しています。

レイヤ２～　のパケット処理に最適化され、比[illegible]

日本シノプシス合同会社

〒1[illegible] -00[illegible]　東京都世田谷区玉川2-21-1　二子玉川ライズ オフィス　.0 -[illegible] -[illegible]00(代)　[illegible] .0 -[illegible] -[illegible]

〒[illegible] 1-00 2　大阪府大阪市北区豊崎 -1 -　ピアスタワー1 F　.0 -[illegible] - 1 (代)　[illegible] .0 -[illegible] - 1[illegible]

[illegible]は、米国およびその他の国における[illegible]の商標です。
シノプシスの商標一覧は、[illegible]をご参照ください。その他の名称は、各社の商標または登録商標です。